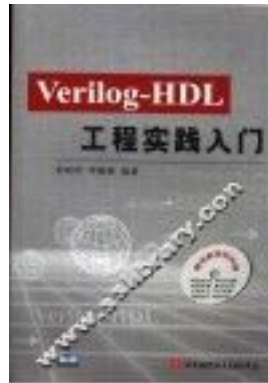


Verilog—HDL工程实践入门



作者：常晓明，李媛媛编著

出版社：北京：北京航空航天大学出版社

出版日期：2005.08

总页数：318

说明：登录教客网（<https://www.jiaokey.com/book/detail/11500381.html>）查找全本阅读方式

Verilog—HDL工程实践入门 评论地址：<https://www.jiaokey.com/book/detail/11500381.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11500381.html>

书名：Verilog—HDL工程实践入门