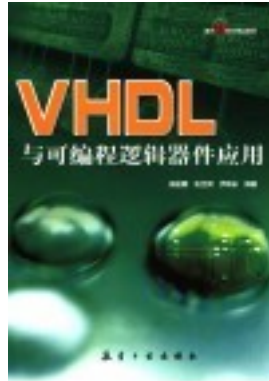


# VHDL与可编程逻辑器件应用



作者：孙延鹏，张芝贤，尹常永编著

出版社：北京：航空工业出版社

出版日期：2006.12

总页数：251

介绍：面向21世纪精品教材:本书详细介绍了EDA技术概况、现代数字系统设计的方法、VHDL基本设计方法、多种厂家的CPLD / FPGA及其应用、EDA工具的使用，并论述了EDA技术在数字系统、数字信号处理、数字图像处理、数字通信等领域的应用，同时设计了相关实验内容。

说明：登录教客网（<https://www.jiaokey.com/book/detail/11809408.html>）查找全本阅读方式

VHDL与可编程逻辑器件应用 评论地址：<https://www.jiaokey.com/book/detail/11809408.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11809408.html>

书名：VHDL与可编程逻辑器件应用