

Xilinx ISE 9.X FPGA/CPLD设计指南



作者：薛小刚，葛毅敏编著

出版社：北京：人民邮电出版社

出版日期：2007.08

总页数：376

介绍：本书以FPGA/CPLD设计流程为主线，详细阐述了ISE集成开发环境的使用，并提供了多个示例进行说明。在介绍了FPGA/CPLD概念和设计流程的基础上，依次论述了工程管理与设计输入、仿真、综合、约束、实现与布局布线、配置调试等在ISE集成环境中的实现方法和技巧。

说明：登录教客网 (<https://www.jiaokey.com/book/detail/11839852.html>) 查找全本阅读方式

Xilinx ISE 9.X FPGA/CPLD设计指南 评论地址: <https://www.jiaokey.com/book/detail/11839852.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11839852.html>

书名：Xilinx ISE 9.X FPGA/CPLD设计指南