Verilog HDL数字集成电路设计原理与应用

作者: 蔡觉平等编著

出版日期: 2016.08

总页数: 288

说明: 登录教客网 (https://www.jiaokey.com/book/detail/14159653.html) 查找全本阅读方式

Verilog HDL数字集成电路设计原理与应用 评论地址: https://www.jiaokey.com/book/detail/14159653.html

教客网提供千万本图书阅读地址。

https://www.jiaokey.com/book/detail/14159653.html

书名: Verilog HDL数字集成电路设计原理与应用